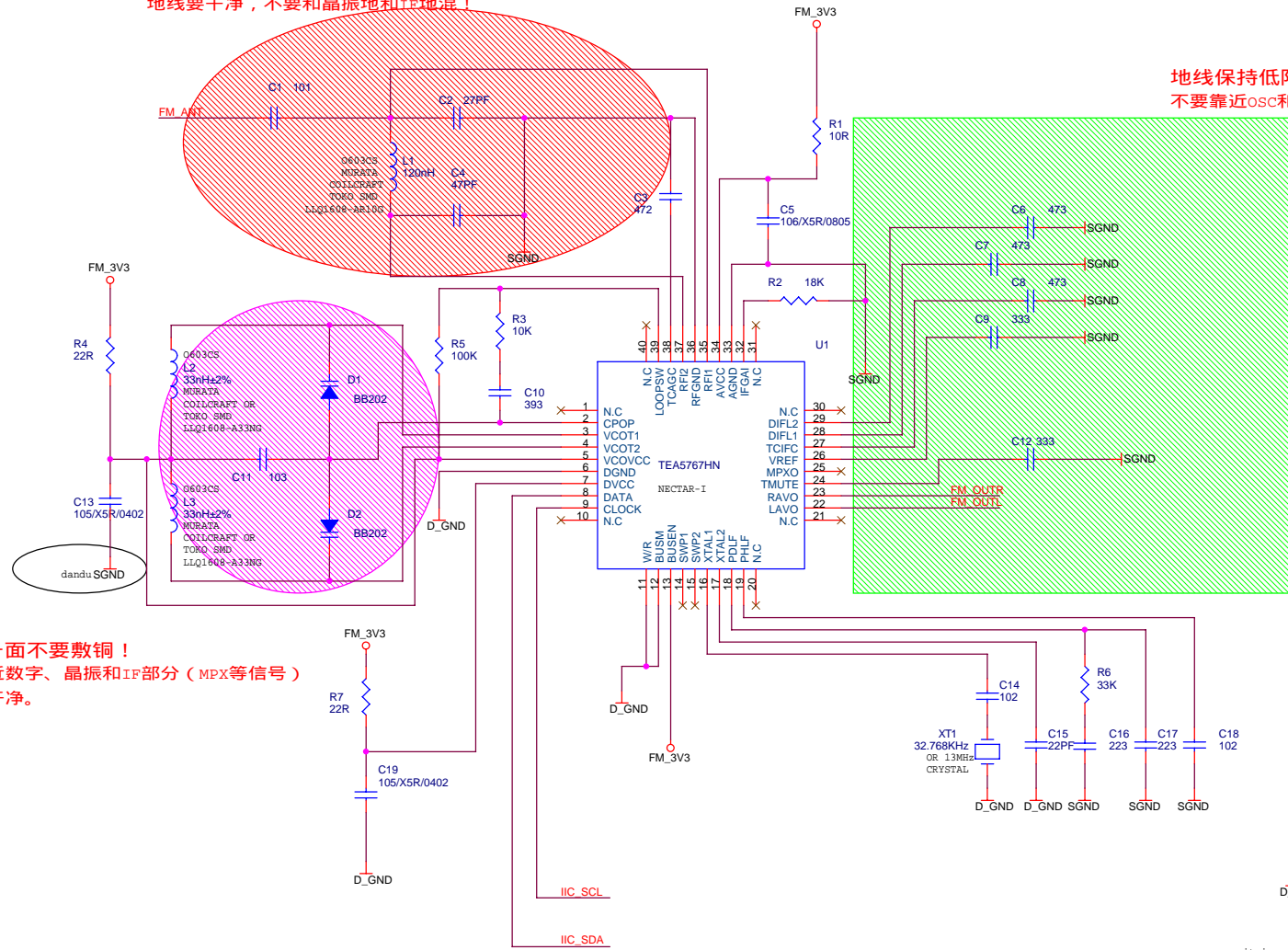
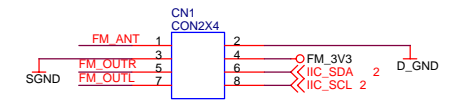


PCB另一面不要敷铜！  
不要靠近晶振和IF部分（MPX等信号）  
地线要干净，不要和晶振地和IF地混！



**地线保持低阻抗，PCB尽可能敷铜！**  
**不要靠近OSC和RF部分，避免强IF信号干扰OSC和RF部分。**



it is negative battery terminal!

Title SFX15KP-A			
Size A3	Document Number <Doc>		Rev <RevCode>
Date:	Monday, September 19, 2005	Sheet	1 of 1

